

**EMPLOI DU TEMPS (S2)**Formation : **Master (M1) Spécialité : Instrumentation (INST)**

	8h --- 9h30	9h30 --- 11h	11h --- 12h30	Pause	14h --- 15h30	15h30 --- 17h
DIMANCHE		Apprentissage par projet S.KHENNOUF GS	Sécurité Indust. (C) S.KHENNOUF GS		TP Microproces. & DSP /M.BENTOUMI, LABO	TP Sys. Asservis. Num. Fodil M. SIM-03
					TP Sys. Asservis. Num. Fodil M. SIM-03	TP Microproces. & DSP M.BENTOUMI, LABO
LUNDI	Sys. Asservis. Num. (C) Fodil M	TP Apprentissage par projet S.KHENNOUF, SI03	Sys. Asservis. Num. (TD) Fodil M, Salle 29		Traitement avancé du signal 02 (TD) ZERDOUMI Z, Salle 32	TP Traitement avancé du signal 02 F. SaadaK. SIM-03
	Sys. Asservis. Num. (TD) GS	Sys. Asservis. Num. (TD) Fodil M, Salle 29	TP Apprentissage par projet S.KHENNOUF, SI03		TP Traitement avancé du signal 02 F. SaadaK. SIM-03	Traitement avancé du signal 02 (TD) ZERDOUMI Z, Salle 32
MARDI	Traitement avancé du signal 02 (C) ZERDOUMI Z G.S	Microcontrôleurs et DSP C M.Bouamar GS	Eln.Num.Av. FPGA(C) M.BENHACENE G.S		Eln.Num.Av. FPGA(TP) M.BENHACENE SI-03	
						Eln.Num.Av. FPGA(TP) M.BENHACENE SI-03
MERCREDI	Microcontrôleurs et DSP C M.Bouamar GS	Microcontrôleurs et DSP TD M.Bouamar, G.S	TD FPGA. M.BENHACENE, Salle 25		Respect des normes et des règles d'éthique et d'intégrité I.BOUCHAMA	Cap. Int. en Inst. Indust.(C) I.BOUCHAMA
		TD FPGA. M.BENHACENE, Salle 25	Microcontrôleurs et DSP TD M.Bouamar, G.S		G.S	GS