



UNIVERSITE MOHAMED BOUDIAF - M'SILA

FACULTE DE TECHNOLOGIE

DEPARTEMENT D'ELECTRONIQUE

ANNEE UNIVERSITAIRE : 2025/ 2026

EMPLOI DU TEMPS (S2)

Formation : **Master (M1)** Spécialité : **Instrumentation (INST)**

	8h --- 9h30	9h30 --- 11h	11h --- 12h30	Pause	14h --- 15h30	15h30 --- 17h
DIMANCHE	Sys. Asservis. Num. (C) Fodil M G.S	Sys. Asservis. Num. (TD) Fodil M, G.S			Traitement avancé du signal 02 (C) ZERDOUMI Z G.S	Traitement avancé du signal 02 (TD) ZERDOUMI Z, G.S
LUNDI	Apprentissage par projet S.KHENNOUF G.S	TP Apprentissage par projet S.KHENNOUF, SI03	TP Sys. Asservis. Num.Fodil M. SIM-03		Eléments d'IA appliquée	
			TP Microproces. & DSP Bentoumi M Labo		TD/TP	
MARDI	Microcontrôleurs et DSP C M.Bouamar G.S	Respect des normes et des règles d'éthique et d'intégrité I.BOUCHAMA G.S	TP Traitement avancé du signal 02 SAADA K F		Eln.Num.Av. FPGA(C) M.BENHACENE G.S	TD FPGA. M.BENHACENE, G.S
MERCREDI	Eln.Num.Av. FPGA(TP)	Microcontrôleurs et DSP C M.Bouamar G.S	Microcontrôleurs et DSP TD M.Bouamar, G.S			Eléments d'IA appliquée
				Cours		