



UNIVERSITE MOHAMED BOUDIAF - M'SILA

FACULTE DE TECHNOLOGIE

DEPARTEMENT D'ELECTRONIQUE

ANNEE UNIVERSITAIRE : 2025/ 2026

E M P L O I   D U   T E M P S (S2)

Formation : Master (M1) Spécialité : Instrumentation (INST)

|          | 8h --- 9h30                                    | 9h30 --- 11h  | 11h --- 12h30  | Pause | 14h --- 15h30  | 15h30 --- 17h  |
|----------|--|---|--|-------|--|--|
| DIMANCHE | Sys. Asservis. Num. (C)<br><br>Fodil M G.S     | Sys. Asservis. Num. (TD)<br><br>Fodil M, G.S                                    |  |       | Traitement avancé du signal 02 (C)<br><br>ZERDOUMI Z G.S | Traitement avancé du signal 02 (TD)<br><br>ZERDOUMI Z, G.S |
| LUNDI    | Apprentissage par projet<br><br>S.KHENNOUF G.S | TP Apprentissage par projet<br><br>S.KHENNOUF, SI03                             | TP Sys. Asservis. Num.Fodil M. SIM-03<br><br>TP Microproces. & DSP Bentoumi M Labo |       | Eléments d'IA appliquée<br><br>TD/TP                     |  |
| MARDI    | Microcontrôleurs et DSP C<br><br>M.Bouamar G.S | Respect des normes et des règles d'éthique et d'intégrité<br><br>I.BOUCHAMA G.S | TP Traitement avancé du signal 02<br>SAADA K F                                     |       | Eln.Num.Av. FPGA(C)<br><br>M.BENHACENE G.S               | TD FPGA.<br><br>M.BENHACENE, G.S                           |
| MERCREDI | Eln.Num.Av. FPGA(TP)                           | Microcontrôleurs et DSP C<br><br>M.Bouamar G.S                                  | Microcontrôleurs et DSP TD<br><br>M.Bouamar, G.S                                   |       | Eléments d'IA appliquée<br><br>Cours                     |  |